# МИНОБРНАУКИ РОССИИ

«Восточно-Сибирский государственный университет технологий и управления»

Электротехнический факультет

Кафедра систем информатики

Дисциплина «Параллельное программирование»

**ОТЧЕТ**

**на тему «Использование параллелизма процессора для повышения эффективности программ»**

Выполнила: студентка гр. Б616 Шильникова Д.М.

Проверила: ст.преп., б/ст. Глушкова И.И.

Улан-Удэ

2019

**Цель:** изучить, как параллелизм влияет на эффективность программ.

**Словесная постановка задачи**

Вычисление произведения матриц разными способами. Данный фрагмент кода вычисляет результирующий блок матрицы с верхним левым углом ( bi, bm) и правым нижним (nbi-1, nbm-1).

**Листинг программы**

for (m=bm,pc=c+bm;m<nbm;m++,pc++)

{

for (i=bi,pa=a+bi\*n,pb=b+m;i<nbi;i++)

{

for(s=0,j=0;j<n;j++)

s+= \*(pa++)\*pb[j\*n];

pc[i\*n]=s;

}

}

#undef N

#define N 40

void matrix\_mult\_matrix\_4 (double \*a,double \*b, double \*c,int n)

{

int bm,bi,nbm,nbi;

int l,nl;

int i,j,m;

double \*pa,\*pb,\*pc,s;

for (bm=0; bm<n;bm+=N)

{

nbm=(bm+N<=n ? bm+N:n);

**Тестирование**

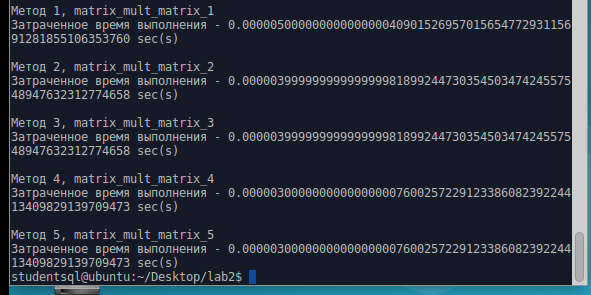


Рисунок 1 – Тестирование методов в матрицах размерностью 1000x1000

**Вывод:**

Наиболее эффективными являются методы 4 и 5.

При объединении всех частей кода, можно отметить, что из-за хранения матриц по столбцам при на Intel Pentium III скорости работы первого и второго алгоритмов меняются местами; при на Intel Pentium III алгоритм 5 в 16 раз превосходит по скорости алгоритм 1.